

```

.include "m328Pdef.inc"
; frequency 1 MHz
.org 0x0000
jmp Reset
.org 0x0020
jmp Tim0Ovf
.org 0x0036

Reset:
ldi r16, high(RAMEND) ; указатель стека
out SPH, r16 ; на вершину SRAM
ldi r16, low(RAMEND)
out SPL, r16
ldi r16, 0b00000001 ; разрешение пр-я по
sts TIMSK0, r16 ; переполнению таймера0
ldi r16, 0b00000101 ; запуск таймера 0
sts TCCR0B, r16 ; предделитель 1024
ldi r16, 0xFF ; порт B на выход (нужен только PB1)
out DDRB, r16 ; для работы выхода OCR1A
ldi r16, 0xFF ; порт C на выход
out DDRC, r16
ldi r18, 0b00000001 ; запись 1 в порт C
out PORTC, r18
ldi r16, high(977) ; запись числа в регистр ср-я
sts OCR1AH, r16 ; таймера1 для отсчёта секунд
ldi r16, low(977)
sts OCR1AL, r16
ldi r16, 0b01000000 ; режим toggle для
sts TCCR1A, r16 ; выхода OCR1A
ldi r16, 0b00001101 ; запуск таймера1, режим CTC
sts TCCR1B, r16 ; предделитель 1024
ldi r17, 3
sei

Cycle:
rjmp Cycle

Tim0Ovf:
dec r17
breq LoadR17
reti

LoadR17:
inc r18
out PORTC, r18
ldi r17, 3
reti

```